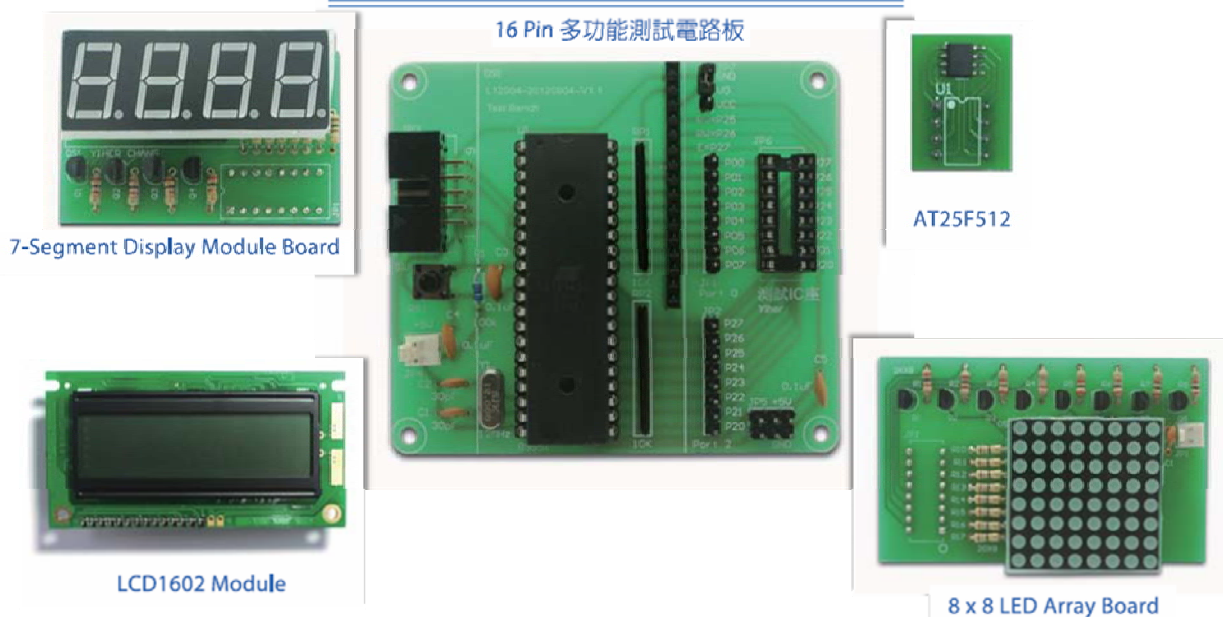


## 數位信號量測與分析-套件組

本套件組產品是孕龍科技與台北市大安高工電機科—張義和老師產學合作、共同打造的學習工具書：『[數位信號量測與分析—邏輯分析儀之應用](#)』中的教具產品，由以下五塊學習板組成的模擬開發環境、原作者並開放書中所有範例程式碼，除了是為該教材量身製作、可以實際演練書中所有學習內容之外，更適合所有數位電路設計的入門學習者採用！

孕龍科技(ZEROPLUS)一直以來與教育學術方面都有著密切的合作，也是許多大專院校 MCU 專題比賽的贊助廠商之一。孕龍推出的<數位信號量測與分析-套件組>，非常適合用於大專院校之學生在做各種專題時的信號模擬板，再搭配孕龍的邏輯分析儀進行數位信號分析解碼，就能讓原本繁鎖費時又費工的Debug程序，變得更輕鬆易懂了，也可讓學生們盡早打穩基本功，又可輕易在課程、檢定中拿高分！

## 數位信號量測與分析 套件組 Digital Signal Measure and Analysis Set



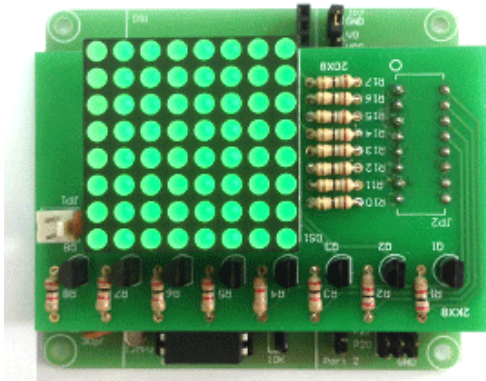
MCU(AT89S51)為核心的多功能訊號模擬板，採用 ISP 方式進行韌體燒錄，操作相當簡便，易上手可節省摸索時間，可自由搭配 LCD Module(16\*2)、點矩陣(8\*8)、7-Segment\*4、各式 EEPROM、Flash(8pin)，輕鬆進行數位信號模擬測試追蹤。

※本套件詳細規格介紹:[<請點我>](#)



搭配邏輯分析儀協定分析、信號模擬測試追蹤功能。

學習/實驗/檢定必備利器，一舉數得!



模組點亮運作示意圖~

[參考書籍:]

[『數位信號量測與分析—邏輯分析儀之應用』](#)

新文京開發出版股份有限公司,2012.10.(出版)

ISBN 978-986-236-698-1